

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 03-246713

(43)Date of publication of application : 05.11.1991

(51)Int.CI.

G06F 3/06

G06F 3/06

G06F 12/08

(21)Application number : 02-042452

(71)Applicant : HITACHI LTD

(22)Date of filing : 26.02.1990

(72)Inventor : YAMAMOTO AKIRA

SATO TAKAO

HONMA SHIGEO

AZUMI YOSHIHIRO

KUWABARA YOSHINAGA

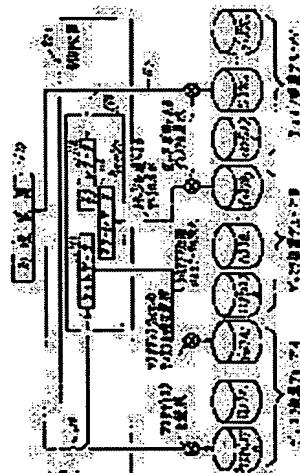
KITAJIMA HIROYUKI

(54) METHOD AND DEVICE FOR CONTROLLING STORAGE DEVICE

(57)Abstract:

PURPOSE: To disperse the load of input and output processings to be executed between disk devices in a disk device group, and to improve the parallel degree of the input and output processings by selecting the disk device being in an arbitrary free state in the disk device group.

CONSTITUTION: When a read request which needs to execute an access to a disk device is received from a CPU with respect to a certain disk device group, a controller 203 selects one set of arbitrary disk device being in a free state in disk device groups A-C. In the case the disk device being in a free state does not exist at all, the controller allows its read request to wait. On the other hand, in the case a write request which needs to execute an access to the disk device is received, one set of specific disk device in the disk device group is selected with respect to its write request. In such a way, input and output processings can be dispersed between the disk devices within a range in which reliability is not spoiled, and the parallel degree of the input and output processings which can be executed by the controller.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japanese Patent Office

⑫ 公開特許公報 (A) 平3-246713

⑬ Int. Cl. 5

G 06 F 3/06
12/08

識別記号

3 0 2 Z
3 0 4 E
3 2 0

庁内整理番号

7232-5B
7232-5B
7232-5B

⑭ 公開 平成3年(1991)11月5日

審査請求 未請求 請求項の数 10 (全25頁)

⑮ 発明の名称 記憶装置の制御方法および制御装置

⑯ 特 願 平2-42452

⑯ 出 願 平2(1990)2月26日

⑰ 発明者 山本 彰 神奈川県川崎市麻生区王禅寺1099番地 株式会社日立製作所システム開発研究所内

⑰ 発明者 佐藤 孝夫 神奈川県川崎市麻生区王禅寺1099番地 株式会社日立製作所システム開発研究所内

⑰ 発明者 本間 繁雄 神奈川県小田原市国府津2880番地 株式会社日立製作所小田原工場内

⑰ 発明者 安積 義弘 神奈川県小田原市国府津2880番地 株式会社日立製作所小田原工場内

⑯ 出願人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

⑯ 代理人 弁理士 小川 勝男 外1名

最終頁に続く

明細書

1. 発明の名称

記憶装置の制御方法および制御装置

2. 特許請求の範囲

1. 1台以上の記憶装置からなる少なくとも1つの記憶装置グループと、前記記憶グループのそれぞれの記憶装置に接続される制御装置とからなる記憶装置の制御方法であつて、

前記制御装置が処理装置から受け取った前記記憶装置グループに対するライト要求に対応して、前記記憶装置グループ内の予め定めた記憶装置を選択し、前記受け取ったライト要求に対応する処理を、前記選択した予め定めた記憶装置に割り当てる。

前記制御装置が、処理装置から受け取った前記記憶装置グループに対するリード要求に対応して、

前記記憶装置グループ内で入出力処理が割り当てられていない任意の記憶装置を選択し、前記受け取ったリード要求に対応する処理を、前

記選択した任意の記憶装置に割り当てる

ステップを含むことを特徴とする記憶装置の制御方法。

2. 1台以上の記憶装置からなる少なくとも1つの記憶装置グループと、前記記憶グループのそれぞれの記憶装置に接続され、キヤシシユメモリを有する制御装置とからなるシステムにおける記憶装置の制御方法であつて、

前記制御装置が、処理装置から入出力要求されていないデータを、前記記憶装置グループ内の記憶装置から前記キヤシシユメモリに読み出すステージ処理において、

前記記憶装置グループ内で入出力処理が割り当てられていない任意の記憶装置を選択し、前記ステージ処理を、前記選択した任意の記憶装置に割り当てるステップを含むことを特徴とする記憶装置の制御方法。

3. 1台以上の記憶装置から構成される少なくとも1つの記憶装置グループと、前記記憶装置グループのそれぞれの記憶装置に接続される制御

装置からなるシステムにおける記憶装置の制御方法であつて、

前記制御装置が、処理装置から受け取つた前記記憶装置グループに対するリード要求に対応して、

前記記憶装置グループ内の特定の記憶装置以外の記憶装置の中で、入出力処理が割り当てられていない任意の記憶装置を選択し、前記受け取つたりード要求に対応する処理を、前記選択した任意の記憶装置に割り当てるステップを含むことを特徴とする記憶装置の制御方法。

4. 特許請求の範囲第3項記載の記憶装置の制御方法において、前記記憶装置グループ内の前記特定の記憶装置以外の記憶装置で、入出力処理が割り当てられていない記憶装置がない場合、前記受け取つたりード要求に対応して、

前記記憶装置グループ内の特定の記憶装置を選択し、前記受け取つたりード要求に対応する処理を、前記選択した特定の記憶装置に割り当てるステップを含むことを特徴とする記憶装置

ていない記憶装置がない場合、前記ステージ処理に対応して、前記記憶装置グループ内の特定の記憶装置を選択し、前記ステージ処理を、前記選択した特定の記憶装置に割り当てるステップを含むことを特徴とする記憶装置の制御方法。

7. 1台以上の記憶装置からなる少なくとも1つの記憶装置グループ及び少なくとも1台の処理装置に接続される、キヤツシユメモリを有する制御装置であつて、

前記記憶装置グループ内の特定の記憶装置を選択し、前記選択した特定の記憶装置に前記処理装置からのライト要求に対応する処理を割り当てる手段と、

前記記憶装置グループ内で入出力処理が割り当てられていない任意の記憶装置を選択し、前記選択した任意の記憶装置に、前記処理装置からのリード要求に対応する処理を割り当てる手段とを含むことを特徴とする制御装置。

8. 1台以上の記憶装置からなる少なくとも1つの記憶装置グループ内の前記記憶装置に接続さ

る制御方法。

5. 1台以上の記憶装置からなる少なくとも1つの記憶装置グループと、前記記憶装置グループのそれぞれの記憶装置に接続され、キヤツシユメモリを有する制御装置とからなるシステムにおける記憶装置の制御方法であつて、

前記制御装置が、処理装置から入出力要求されていないデータを、前記記憶装置グループ内の記憶装置から前記キヤツシユメモリに読み出すステージ処理において、

前記記憶装置グループ内のある特定の記憶装置以外の記憶装置の中で、入出力処理が割り当てられていない任意の記憶装置を選択し、前記ステージ処理を、前記選択した任意の記憶装置に割り当てるステップを含むことを特徴とする記憶装置の制御方法。

6. 特許請求の範囲第5項記載の記憶装置制御方法において、

前記記憶装置グループ内の前記特定の記憶装置以外の記憶装置で、入出力処理が割り当てられ

れ、キヤツシユメモリを有する制御装置であつて、

前記記憶装置グループから前記キヤツシユメモリにデータを読み出すステージ処理を実行することを決定する手段と、

前記記憶装置グループ内で、入出力処理が割り当てられていない任意の記憶装置を選択して、前記選択した任意の記憶装置に、前記実行することを決定したステージ処理を割り当てる手段とを含むことを特徴とする制御装置。

9. 1台以上の記憶装置からなる少なくとも1つの記憶装置グループ内の前記記憶装置および処理装置に接続され、キヤツシユメモリを有する制御装置であつて、

前記処理装置から前記記憶装置グループに対するリード要求を受け取る手段と、

前記記憶装置グループ内の特定の記憶装置以外の記憶装置の中で、入出力処理が割り当てられていない任意の記憶装置を選択し、前記選択した任意の記憶装置に、前記受け取つた前記リ

ード要求に対応する処理を割り当てる手段とを含むことを特徴とする制御装置。

10. 1台以上の記憶装置から構成される少なくとも1つの記憶装置グループ内の前記記憶装置に接続され、キヤツシユメモリを有する制御装置。であつて、

前記記憶装置グループ内の前記記憶装置から、前記キヤツシユメモリにデータを読み出すステージ処理を実行することを決定する手段と、

前記記憶装置グループ内の特定の記憶装置以外の記憶装置の中で、入出力処理が割り当てられていない任意の記憶装置を選択し、前記選択した任意の記憶装置を、前記ステージ処理に割り当てる手段とを含むことを特徴とする制御装置。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、記憶装置の間で、実行すべき負荷を分散するための記憶装置制御方法および制御装置に関する。

して、ディスクキヤツシユに書き込んでおいたデータを他方のディスク装置に書き込む。この書き込み処理は、ライトアフタ⁷⁸処理と呼ばれる。以上により、2重書きディスク装置に同一のデータが書き込まれる。

特公昭61-28128では、2重化ファイルの制御方法として2重書きディスク装置の負荷分散に関する技術が開示されている。特公昭61-28128は、入出力要求を処理する際、空いているディスク装置を選択することにより処理の高速化をねらつたものである。ただし、特公昭61-28128は、特開昭60-114947のように、ディスクキヤツシユを利用したライトアフタ制御によりデータを2重書きする方法を用いていない。

西垣他：順次アクセス入力処理におけるディスクキヤツシユの効果解析、情報処理学会論文誌、Vol. 25, No. 2, pp. 313-320 (1984) の論文においては、以下の技術が開示されている。ディスクキヤツシユを有する制御装置における、シーケンシャル処理に対する先読み処理、すなわ

(従来の技術)

特開昭60-114947では、ディスクキヤツシユ(以下、単にキヤツシユと呼ぶ場合がある。)を有する制御装置におけるディスク装置の2重書き機能に関する技術が開示されている。ここでは、同一のデータを書き込む2つのディスク装置を、2重書きディスクと呼ぶ。

特開昭60-114947には、ディスクキヤツシユを利用してライトデータ2重(2つの)のディスク装置を制御する方法が、以下のように説明されている。制御装置は、CPUからの入出力要求を、2つのディスク装置のうちの1つのディスク装置に対して処理する。リード要求(入力要求)を受け付けた場合には、制御装置は受け付けた要求をそのまま実行する。CPUからライト要求(出力要求)を受け付けた場合には、以下の処理を実行する。すなわち、2重書きディスクのうちの一方のディスク装置に、データを書き込むと共に、ディスクキヤツシユにもこのデータを書き込んでおく。そして、制御装置は後で、空いた時間を利用

ち、CPUからは要求されていないデータを、キヤツシユにステージする技術である。このステージ処理は、CPUからの入出力要求に対応するとは、独立に制御装置が実行する。

(発明が解決しようとする課題)

特開昭60-114947は、2重書きディスクにおいては制御装置が処理対象とすることができるディスク装置は複数存在するという利点に注目していない。すなわち、CPUから受け付けた入出力要求に対して選択すべきディスク装置を特定の1台に限定している。

一方、特公昭61-28128で開示されているように、入出力要求に対応して、空いているディスク装置を選択するという方法は、性能的には優れている。しかし、この方法を、キヤツシユを利用したライトアフタ制御により2重書き機能を実現するケースに適用すると信頼性の点で劣化が生ずる。これは、すべてのディスク装置に対応するCPUから受け付けた末書き込みのライトデータがある可能性が高いためである。したがつて、キヤツシ

ユの電源のダウンと、どれか1台のディスク装置の障害が重なると、CPUから受け付けたライトデータが消失することになる。

さらに、キヤンシユを有する制御装置の場合、CPUから受け取る入出力要求とは独立に、制御装置がキヤンシユとディスク装置との間で、入出力処理を実行する。(これは、西垣他：順次アクセス入力処理におけるディスクキヤンシユの効果解析、情報処理学会論文誌、Vol. 25, No. 2, pp. 313-320 (1984) に開示されている。)したがつて、制御装置がCPUからの入出力要求とは、独立に実行する入出力処理に対しても、その処理を割り当てるべき対象として選択できるディスク装置が複数存在するということに注目すべきである。

本発明は、キヤンシユを利用したライトアフタ処理により、1台以上のディスク装置からなるディスク装置グループに対して同一のデータを書き込む制御方法および制御装置に関する。

本発明の目的は、ディスク装置グループ内のデ

ィスク装置との間で実行すべき入出力処理の負荷を分散し、入出力処理の実行の並列度を向上させる制御装置および制御方法を提供することにある。

〔課題を解決するための手段〕

課題を解決するための方法および装置の説明を分かり易くするために、制御装置がディスク装置との間で実行する入出力処理を分類する。

制御装置がディスク装置との間で実行する入出力処理は、以下の4種類に分類できる。

- (1) CPUから受け付けたライト要求に対する処理であつて、ディスク装置にアクセスする必要のある処理。
- (2) CPUから受け付けたリード要求に対する処理であつて、ディスク装置にアクセスする必要のある処理。
- (3) CPUからの入出力要求(リード要求/ライト要求)とは独立した、ディスク装置からキヤンシユへデータを転送するステージ処理。
- (4) ディスク装置との間で実行するライトアフタ処理。

置を選択する際は、ディスク装置グループ内の特定のディスク装置を選択する。

負荷分散方法2…制御装置は、前述の処理分類(1)、すなわち、ディスク装置にアクセスする必要のあるCPUから受け付けたライト要求に対応して、ディスク装置を選択する際は、ディスク装置グループ内の特定のディスク装置を選択する。処理分類(2)または(3)に示した入出力処理の実行すべきディスク装置を選択する際は、上記の特定のディスク装置以外のディスク装置を優先的に選択する。

〔作用〕

負荷分散方法1および負荷分散方法2のそれぞれに対応した作用について述べる。

(1) 負荷分散方法1の場合

制御装置は、あるディスク装置グループに対して、ディスク装置にアクセスする必要のあるリード要求をCPUから受け取ると、以下の処理を実行する。そのリード要求に対して、ディスク装置グループ内の空いた状態にある任意の1台のディ

スク装置を選択する。空いた状態のディスク装置が1台もない場合、制御装置はそのリード要求を待たせる。また、ディスク装置にアクセスする必要のあるライト要求を受け取った場合には、そのライト要求に対して、ディスク装置グループ内の特定の1台のディスク装置を選択する。ただし、この特定のディスク装置が空いた状態になければ、制御装置はそのライト要求を待たせる。

また、制御装置が、CPUからの入出力要求とは独立したステージ処理を実行しようとした場合にも、以下のような処理を行う。すなわち、このステージ処理に対応し、ディスク装置グループ内の空いた状態にある任意の1台のディスク装置を選択する。空いた状態のディスク装置が1台もない場合、制御装置は、そのステージ処理を実行しない。

負荷分散方法1の信頼性および性能面の特徴を以下に示す。

負荷分散方法1は、特開昭60-114947に開示されている方法に比べて、分散の効果はやや劣るも

以下、その理由を述べる。負荷分散方法1、または、特開昭61-28128では、ライト要求を集中させるディスク装置に対して、ライトアフタ処理すべきデータがない。したがつて、キヤンシユの電源がダウンしても、ライト要求を集中させるディスク装置に障害が発生しなければ、CPUから受け付けたライトデータが消失しない。

以上より、負荷分散方法1により、ディスク装置グループの高性能化／高信頼化をバランスよく実現する負荷分散が可能となる。

(2) 負荷分散方法2の場合

制御装置は、ディスク装置グループのディスク装置にアクセスする必要のあるライト要求をCPUから受け取った場合には、そのライト要求に対応して、ディスク装置グループ内の特定の1台のディスク装置を選択する。ただし、この特定のディスク装置が空いた状態になければ、制御装置は、そのライト要求を待たせる。また、あるディスク装置グループのディスク装置にアクセスする必要のあるリード要求をCPUから受け取ると、以下

の、特公昭61-28128に開示されている方法に較べると、優れた性能を得ることができる。

以下、この理由を述べる。負荷分散方法1は、ライト要求に対するディスク装置選択の自由度に制限を設けていることになる。したがつて、特開昭60-114947に開示されている方法に比べて、分散の効果は劣ることになる。ただし、リード要求に対しては空いた状態にあるディスク装置を選択する。通常、ディスク装置に対する入出力要求の割合は、リード要求の方がライト要求に比べて、かなり多い。(3対1から4対1程度) したがつて、負荷分散方法1は、特開昭60-114947に開示されている方法に較べ、それほど性能劣化は生じないことになる。一方、すべての入出力要求を1台のディスク装置に集中させる特開昭61-28128の方法に比べると、負荷分散方法1は優れた性能を得ることができる。

負荷分散方法1の信頼性は、特開昭60-114947に開示されている方法に比べて高く、特開昭61-28128の方法に較べると、ほぼ同等である。

の処理を実行する。まず、上記の特定のディスク装置以外のディスク装置の中で、空いた状態にある任意の1台のディスク装置を選択する。空いたディスク装置が、1台もないとき、上記の特定のディスク装置が空いているか否かを調べる。空いている場合、制御装置は、この特定のディスク装置を、受け取ったリード要求のために選択する。空いていない場合、制御装置は、そのリード要求を待たせる。

また、制御装置が、CPUからの入出力要求とは独立したステージ処理を実行しようとした場合にも、以下のような処理を行う。まず、上記の特定のディスク装置以外のディスク装置の空いた状態にある任意の1台のディスク装置を選択する。空いたディスク装置が、1台もない場合、上記の特定のディスク装置が空いているか否かを調べる。空いている場合、制御装置は、この特定のディスク装置を、実行しようとしたステージ処理のために選択する。空いていない場合、制御装置は、そのステージ処理を実行しない。

以上述べた分散方法をとる理由は、以下のとおりである。例えば、CPUからのライト要求に対応する処理を集中させる特定のディスク装置に、リード要求に対応する処理割り当てるとする。この場合、リード要求に対応する処理が完了しないうちに、ライト要求を受け取ると、ライト要求に対応する処理に入れないことになる。したがって、特定のディスク装置を選択する必要のないCPUからのライト要求に対応する処理以外の処理は、この特定のディスク装置以外のディスク装置を優先的に割り当てをした方が、分散の効果を高くすることができる。

〔実施例〕

以下、本発明について、2種類の実施例を説明するが、まず、両実施例に共通する内容について述べる。

第2図は、本発明の適用対象となる計算機システムの構成である。計算機システムは、CPU200、主記憶201、チャネル202とからなる処理装置210と、制御装置203と、1台以上のn台

ディスク装置204との間でデータを転送する。キヤンシユ206には、ディスク装置204に格納されているデータの中でアクセス頻度の高いデータをステージしておく。ディレクトリ208は、キヤンシユ206の管理情報を格納する。ステージ処理は、ディレクタ205によって実行される。具体的なステージデータの例は、CPU20からのアクセス対象となつたデータ、および、このデータとディスク装置204の格納位置が近いデータなどである。

本発明の対象となる制御装置203は、あるディスク装置グループ211に属するディスク装置204に同一のデータを書き込む機能、いわゆる、多重書き機能を有する。したがって、処理装置210は、それぞれのディスク装置グループ211に対して入出力要求を発行すると考えてよい。

本発明においては、制御装置203から見ると、処理装置204から受け付ける入出力要求は以下のように分類できる。

(1) キヤンシユ206と処理装置210との間の

のディスク装置204とより構成される。なお、制御装置203に複数の処理装置210が接続されている場合にも、本発明を適用できることは後述の内容から明らかになる。

n台のディスク装置204は、それぞれ1台以上のディスク装置204からなるn個のディスク装置グループ211にグループ化されている。各ディスク装置グループ211に属するディスク装置204の台数は各々異なつてもよい。それぞれのディスク装置204は、ある1つのディスク装置グループ211に属する。それぞれのディスク装置204が、どのディスク装置グループ211に属するかを決定する方法は、本発明には直接関係ないため、説明を省略する。

制御装置203は、1つ以上のディレクタ205、キヤンシユ(メモリ)206、制御情報用メモリ207およびディレクトリ208より構成される。各ディレクタ205は、チャネル202とディスク装置204との間、チャネル202とキヤンシユ206との間、ならびに、キヤンシユ206と

データ転送の要求であり、ディスク装置グループ211には、アクセスしない入出力処理パターンである。これは、例えば、処理装置210から受け付けたリード要求に対応するデータがキヤンシユ206内にステージされている場合に実行される処理パターンである。

(2) ディスク装置グループ211内のディスク装置204にアクセスが必要となる入出力処理パターンである。

(3) さらに、制御装置203が、キヤンシユ206を有する場合、処理装置210から受け付けた入出力要求とは独立に、制御装置203が以下の入出力処理を実行する。

キヤンシユ206とディスク装置グループ211内のディスク装置204との間の入出力処理パターンであり、処理装置210が関与しないデータ転送パターンである。

本発明は、同一のディスク装置グループ211に属するディスク装置204の間の負荷分散方法に関する。したがって、(1)に示したディスク装置

置グループ 211 にアクセスする必要のない処理パターンは、本発明には、直接関係しないことになる。制御装置 203 が実行する入出力処理パターンのうち(2) および(3) に示した入出力処理パターンが本発明の対象となることになる。なお、(2) あるいは(3) に示した入出力処理を割り当てられていない（処理を実行中でない）ディスク装置 204 を、空いた状態にあるディスク装置と呼ぶ。

以下、2種類それぞれの実施例の概要を説明する。まず、第1の実施例の概要を説明する。

第1図は、第1の実施例における、制御装置 203 の動作を説明する図である。

第1図の構成においては、それぞれのディスク装置グループ A, B および C 内に、1台のマスタディスク A, B, および C が存在する。マスタディスクと他のディスク装置との相違については、後述する。マスタディスクとは、各ディスク装置グループ内で予め定めた特定のディスク装置である。

ループ A の中で、マスタディスク A を選択する。すなわち、マスタディスク A とは、ディスク装置グループ A にアクセスする必要のあるライト要求を集中させるディスク装置ということになる。

制御装置 203 は、処理装置 210 から受け付けたライト要求に伴うデータをマスタディスク A に書き込むと共に、キヤツシユ 206 にも書き込む。制御装置 203 は、同一のディスク装置グループに属するディスク装置、例えば、マスタディスク A, ディスク装置 A1, …, ディスク装置 Ai には、同一のデータの書き込み処理を実行する。キヤツシユ 206 内に書き込んだライトデータ 111 は上記の書き込み処理を実行するために使用する。具体的には、後で、説明する。

ディスク装置グループ A にアクセスする必要のあるライト要求を受け付けた場合、マスタディスク A を選択する理由は、以下のとおりである。ディスク装置グループ A にアクセスする必要のあるライト要求をマスタディスク A に必ず割り当てるようになると、マスタディスク A には、処理装置

第1図においては、ディスク装置グループ A およびディスク装置グループ B およびディスク装置グループ C が制御装置 203 に接続されている。

ディスク装置グループ A は、マスタディスク A, ディスク A1, …, ディスク Ai によって構成される。同様に、ディスク装置グループ B は、マスタディスク B, …, ディスク Bj によって、ディスク装置グループ C は、マスタディスク C, …, ディスク Ck によってそれぞれ構成される。

制御装置 203 が、処理装置 210 から受け取り、ディスク装置グループ 211 にアクセスする必要のある入出力要求を、ライト要求とリード要求に分けて説明する。第1図において、ライト要求に伴うデータの流れを符号 110, リード要求に伴うデータの流れを符号 113 で示してある。以下、それぞれの要求に対するデータ転送パターンについて述べる。

制御装置 203 は、ディスク装置グループ A にアクセスする必要のあるライト要求 110 を受け取っている。制御装置 203 は、ディスク装置グ

ループ A から受け取ったライトデータ 112 のすべてを書き込むことになる。このため、例えば、マスタディスク A 以外のディスク Ai が故障して、キヤツシユ 206 が電源ダウンした場合にも、マスタディスク A に完全なデータが保持される。

しかし、処理装置 210 から受け付けたライト要求の割当てに、ディスク装置の選択の自由度を制限しているため性能は落ちることになる。具体的には、制御装置 203 が、ディスク装置グループ A にアクセスする必要のあるライト要求 110 を受け付けた時、マスタディスク A 以外のディスク A1 などが空いていても、マスタディスク A が空いていない場合、直ちにその処理に入ることができないことになる。

第1図では、制御装置 203 は、ディスク装置グループ C にアクセスする必要のあるリード要求を受け取った場合も示している。この時、制御装置 203 は、ディスク装置グループ C の中で、空いた状態にある任意のディスク装置の中から1つのディスク装置（第1図では、ディスク C1）

を選択する。

制御装置203は、ディスクC1から処理装置210に対して、要求されたデータを送る。(この経路を符号113で示す。)この時、処理装置210が要求したデータ。(もしくは、処理装置210が要求したデータとこのデータのディスクC1上の近傍のデータ)をステージデータ114として、キヤンシユ206にステージしてもよい。この様子を破線で示す。

制御装置203が、処理装置210から受け付けた入出力要求とは独立に実行するディスク装置グループとキヤンシユ206との間の入出力処理は、第1図に示した以下の処理がある。ライトデータを、ディスク装置に書き込むライトアフタ処理と、処理装置210からの入出力要求とは独立なステージ処理である。処理装置210とは独立なステージ処理の例は、シーケンシャル処理に対する先読み処理を制御装置203が実行する場合に相当する。以下、それぞれの場合について説明する。

しては、マスタディスクを選択して信頼性を確保する。一方、ディスク装置グループからデータを読みだす場合、空いた状態にあるディスク装置を選択する。以上により、高信頼化と高性能化とをバランスよく実現する。

以下、第3図から第5図を用いて、並列動作の例を示す。

第3図は、制御装置203が、以下のパターンの入出力処理の並列実行の形態を表している。

第1のパターンの入出力処理は、処理装置210から受け付けたディスク装置グループAにアクセスする必要のある入出力処理である。

第2のパターンの入出力処理は、処理装置210とは独立に制御装置203がキヤンシユ206との間で実行する入出力処理である。

例えば、第3図に示すように、制御装置203が、ディスクA1との間で処理装置210からの入出力処理とは独立なステージ処理、ディスクA2との間でライトアフタ処理を実行しているとする。この時、さらに、制御装置203が、処理

ライトアフタ処理は、キヤンシユ206内のライトデータ111を、未書き込みであるディスク装置A*i*に、書き込む処理である。ディスク装置グループAの中で、処理装置210から受け取ったライトデータ111を直接書き込んだマスタディスクAには、ライトアフタ処理を実行する必要ない。したがつて、マスタディスクAを除く、ディスクA1、…、ディスクA*i*には、順次ライトアフタ処理が実行される。実行順序は不同でもよい。

制御装置203は、あるディスク装置グループBに対して処理装置210とは独立な、ステージ処理を実行する場合、ディスク装置グループBの中で空いた状態にある任意の1台のディスク装置を選択する。第1図では、制御装置203は、ディスクB*j*から、ステージデータ116をキヤンシユ206にステージしている。

以上が、本実施例における制御装置203の動作である。その特徴点は、以下のとおりである。

処理装置210から受け付けたディスク装置グループにアクセスする必要があるライト要求に対

装置210からディスク装置グループAへのアクセスが必要な入出力要求を受け取ったとする。第3図は、ディスク装置グループAへのアクセスが必要なリード要求を受け取った例である。この場合、制御装置203は、ディスク装置グループAの中から空いた状態のディスク装置A*i*を選択することにより、受け取った入出力要求の実行に入ることができる。ただし、処理装置210から受け取った入出力要求が、ディスク装置グループAへのアクセスが必要なライト要求の場合には、マスタディスクAが空いていないと、同様の処理が実行できない。

また、第3図では、それぞれライトアフタ処理、処理装置210とは独立なステージ処理を1多量ずつ実行している。ただし、空いた状態にあるディスク装置があれば、制御装置203は、それぞれ2多量以上のライトアフタ処理、処理装置210とは独立なステージ処理を実行可能である。

第4図および第5図は、処理装置210から受け付けた入出力処理の並列動作に関する内容であ

る。

第4図は、制御装置203に処理装置210が複数、具体的には、処理装置210と処理装置210aが接続されている場合である。

制御装置203が、処理装置210から受け取ったディスク装置グループAにアクセスする必要のあるリード要求の処理を、ディスクA1との間で処理を実行しているとする。この時、制御装置203が、処理装置210aからディスク装置グループAにアクセスする必要のあるリード要求を、受け取ったとする。制御装置203は、ディスク装置グループAの中で空いた状態にある任意のディスク装置、すなわち、ディスクA1を選択し、受け取ったリード要求の処理に入る。もちろん、処理装置210aからディスク装置グループAにアクセスする必要のあるライト要求を受け取った場合にも空いた状態にあるディスク装置があれば、直ちにその処理に入ることができる。ただし、マスタディスクAの場合により、ディスク装置グループAにアクセスする必要のあるライト要求ど

うしの並列動作は実行不可能である。

さらに、3台以上の処理装置が制御装置203に接続されている場合には、空いた状態にあるディスク装置さえあれば、3多重以上のディスク装置グループAにアクセスする必要のある入出力要求を並列に実行可能である。

第5図は、制御装置203に処理装置210が1台接続されている場合である。処理装置210は、ディスク装置グループAへの入出力要求に対する処理が完了する前に、ディスク装置グループAに新たな入出力要求を発行できる機能をもつてゐるものとする。

第5図において、制御装置203が、処理装置210から受け取ったディスク装置グループAにアクセスする必要のあるリード要求の処理を、ディスクA1との間で実行しているとする。この状態で、制御装置203が、処理装置210から、さらに、ディスク装置グループAにアクセスする必要のあるリード要求を受け取ったとする。制御装置203は、ディスク装置グループAの中で空

いた状態にある任意のディスク装置、すなわち、ディスクA1を選択し、受け取ったリード要求の処理に入る。もちろん、処理装置210からディスク装置グループAにアクセスする必要のあるライト要求を受け取った場合にも空いた状態にあるディスク装置があれば、直ちにその処理に入ることができる。ただし、マスタディスクAの場合の関係から、ディスク装置グループAにアクセスする必要のあるライト要求どうしの並列動作は実行できない。

さらに、処理装置210が同一のディスク装置グループAに対し、3多重以上の入出力要求を発行する場合にも、空いた状態にあるディスク装置さえあれば、制御装置203は、発行された入出力要求を並列に実行可能である。

以上が、第1の実施例の概要である。次に、第2の実施例について概要について述べる。

第2の実施例の概要を、第6図に示す。

第2の実施例は、制御装置203の動作が、第1の実施例と以下の点で異なる。ディスク装置グ

ループにアクセスする必要のあるリード要求に関しては、マスタディスク以外のディスク装置を優先的に選択する点である。同様に、処理装置210とは独立なステージ処理に関しても、マスタディスク以外のディスク装置を優先的に選択する。以上述べた方法をとる理由は、マスタディスク以外のディスク装置を選択しておけば、さらなる高速化が可能となるためである。というのは、ディスク装置グループにアクセスする必要のあるライト要求を受け付けた時、マスタディスクが空いている確率を高めることができるためである。

以下、実施例の詳細を説明する。

まず、第1の実施例について詳細に説明する。

第2図に示した計算機システムの構成は、第1の実施例にそのまま適用できる。以下、それぞれの詳細について説明する。

第8図は、ディスク装置204の構成である。円板801は、データを記録する媒体であり、1つのディスク装置204には複数存在する回転体である。読み書きヘッド802は、円板801上

のデータを読み書きする装置であり、円板308に対応に存在する。制御装置インターフェイス803は、制御装置203とのインターフェイスとなる。

円板801が一回転する間に、読み書きヘッド802がアクセス可能な円状の記録単位をトラック800とよぶ。トラック800は、円板801上に複数存在する。

第9図は、トラック800の構成である。トラック800は、ある位置を基準として、トラック先頭902と、トラック末尾903が定められる。また、トラック800上には、1つ以上のレコード900が存在する。レコード900は処理装置210と制御装置203との間の最小の入出力処理単位である。トラック800上のレコード900の位置は、セル901という、固定長バイトを単位で表現する。(レコード900は、必ず、セル901の先頭から格納開始され、セル901の途中からは、格納開始されない。)セル901の番号は、トラック800の先頭を0番とし、1ずつの昇順につけられる。

にもうける本実施例で必要な情報を示したものである。以下、各パラメータとその内容を示す。

空きセグメントポインタ1200…トラック800に割り当てていない他のセグメント1000に対応したセグメント管理情報1100へのポインタである。

キヤツシユドトラック番号1201…当該セグメント管理情報500に対応したセグメント400内に格納したディスク装置グループ211の番号、トラック800の番号を表す。

レコードビットマップ1202…当該セグメント管理情報500に対応したセグメント400内に格納したトラック800上のレコード900の開始位置を表す。ここで、それぞれのビットはセル901の番号に対応に存在するものとする。例えば、レコードビットマップ1202の中のn番目のビットがオンであれば、当該セグメント管理情報1100に対応したn番目のセル901から、レコード301の格納が開始されていることになる。n番目のビットがオフであれば、n番目のセ

第10図は、キヤツシユ206の構成である。キヤツシユ206は、セグメント1000より構成される。本実施例では、1つのトラック800に対し1つのセグメント1000を割り当て、セグメント1000内には、トラック800全体のデータを格納するものとする。ただし、本発明は、セグメント1000の割当単位を、トラック800に限定する必要はなく、もっと小さい単位、例えば、処理装置210と制御装置203の間のリード/ライト単位であるレコード900としても有効である。

第11図は、ディレクトリ207の構成である。ディレクトリ207は、セグメント管理情報1100、トラック番1101、ならびに、空きセグメント先頭ポインタ1102により構成される。セグメント管理情報1100は、セグメント1000単位に存在する。トラック番1101および空きセグメントポインタ1102は制御装置203内に1つ存在する。

第12図は、セグメント管理情報1100の中

ル901から、格納開始されているレコード301は存在しないことになる。第13図は、本実施例におけるセグメント1000内の、トラック800上の格納形式を表わしたものである。セグメント1000内には、トラック800上のトラック先頭901から、レコード900が順番に格納される。したがって、レコード900のトラック上で格納開始されるセル901の番号がわかれば、そのレコード301のセグメント1000内の格納開始位置もわかる。

更新レコードビットマップ1203…当該セグメント管理情報500に対応したセグメント400内に格納されていて、かつ、ライトアフタ処理112が必要なレコード900のビットマップである。ライト処理112が必要なレコード900を以下、ライトアフタレコードと呼ぶ。それぞれのビットは、レコードビットマップ1202と同様、セル901の番号に対応に存在する。具体的には、更新レコードビットマップ1203の中のn番目のビットがオンであれば、当該セグメント管

理情報1100に対応したn番目のセル901から格納開始されているレコード301が、ライトアフターレコードということになる。更新レコードビットマップ1203は、1台のディスク装置204に対応に存在する。具体的に、それぞれの更新ビットマップ1203がどのディスク装置204に対応するかについては、制御用メモリ207の構成の説明の部分で述べる。更新レコードビットマップ1203の領域は、1つのディスク装置グループ211内の定義可能なディスク装置204の数の分だけ用意されている。ただし、使用される更新レコードビットマップ1203の数は、当該ディスク装置グループを構成するディスク装置204の台数である。

格納済みフラグ1204…当該セグメント管理情報に対応したセグメント1000内に、割当てたトラック800上のレコード900を格納してあるかを示す。

使用中フラグ1205…当該セグメント管理情報1100に割当てたトラック800に対応した

入出力処理を実行中であることを示す。

セグメントポインタ1206…当該セグメント管理情報に対応したセグメント1000へのポインタである。

第14図は、トラック票1101、空きセグメント先頭ポインタ1102の構成である。

トラック票1101は、すべてのディスク装置グループ211のトラック800に関して、そのトラック800に対してセグメント1000が割り当てられているか、いないかを表す。割り当てられている場合には、そのトラック800に割り当てられているセグメント1000に対応したセグメント管理情報1200へのポインタを表す。トラック票1201においては、同じディスク装置グループ211上のトラック800に関する情報は、まとめて、トラック800の番号順に格納される。

トラック800を割り当ててないセグメント1000に対応したセグメント管理情報1100は、空きセグメント先頭ポインタ1102から順

に、空きセグメントポインタ1200で、結合される。結合されているセグメント管理情報1100の集合を空きセグメントキュー1400と呼ぶ。

第15図は、制御情報用メモリ207の構成である。制御情報用メモリ207内には、各ディスク装置グループ211に対応した制御情報であるディスク装置グループ情報1500が含まれる。ディスク装置グループ情報1500の個数は、1台の制御装置203内に定義可能なディスク装置グループ211の数だけ用意されている。

第16図は、ディスク装置グループ情報1500の構成である。

ディスク装置数1600…当該ディスク装置グループ211内に現在定義されているディスク装置204の数である。

ディスク装置情報1601…当該ディスク装置グループ情報1500を構成するそれぞれのディスク装置204に対応の情報である。ディスク装置情報1601は、1つのディスク装置グループ211内に定義可能なディスク装置204だけ用

意される。ただし、有効な情報は、先頭のディスク装置情報1601からディスク装置数1600に定義されている数のディスク装置情報1601までに格納される。ここで、先頭のディスク装置情報1601が、マスタディスクに対応した情報である。

また、セグメント管理情報1200内のn番目の更新レコードビットマップ1203は、n番目のディスク装置情報1601に対応したディスク装置204である。

処理装置I/O待ちビット1602…処理装置210から、当該ディスク装置グループ211への受け付けた入出力要求が待ち状態になっていることを表わすビットである。本ビットの数は、以下のように表わすことができる

処理装置I/O待ちビット1602の数 = 制御装置203に接続可能な処理装置210の数 (ここでは、1台とする。) × 1台の処理装置210が1つのディスク装置グループ210に対して並行して処理可能な入出力処理要求の数 (ここでは、

J個とする。)

したがつて、各処理装置210が制御装置203に入出力要求を発行する際には、処理装置210は、制御装置203に以下の2点を通知する。まず、第1点目の内容は、入出力要求を発行する処理装置210が、1番からI番目までの何番の処理装置210であるかという点である。第2点目は、その入出力要求が、指定したディスク装置グループ211への、1番からJ番までの何番目の入出力要求であるかを通知する。

第17図は、ディスク装置情報160等の構成である。

ディスク装置番号1700…当該ディスク装置情報1700に対応したディスク装置204の番号である。

処理装置I/O実行中ビット1701…当該ディスク装置情報1700に対応したディスク装置204が、処理装置210からの入出力要求の実行中であることを1ビットで表わす。

ライトアフタ実行中ビット1702…当該ディ

スク装置情報1700に対応したディスク装置204が、ライトアフタ処理112を実行中であることを1ビットで表わす。

独立ステージ実行中ビット1703…当該ディスク装置情報1700に対応したディスク装置204が、処理装置210とは独立したステージ処理115を実行中であることを1ビットで示す。

処理装置I/O実行中ビット1701、ライトアフタ実行中ビット1702、独立ステージ実行中ビット1703の内同時にオンになるのは高々1つの情報である。また、処理装置I/O実行中ビット1701、ライトアフタ実行中ビット1702、独立ステージ実行中ビット1703のすべてがオフであるディスク装置204が、空いた状態にあるディスク装置204ということになる。

セグメント管理情報ポインタ1704…当該ディスク装置情報1700に対応したディスク装置204で実行中の入出力処理がアクセスするトラック800に割当てたセグメント管理情報1100へのポインタを表わす。

制御情報用メモリ207内の情報は、電源障害等で消失してしまうと問題があるため、制御情報用メモリ207は、不揮発化しておくことが望ましい。

制御装置203が実行すべき入出力処理は、実際には、制御装置203内にそれぞれのディレクタ205が、並行して実行することになる。

第18図には、それぞれのディレクタ205が、本実施例を実行する際に用いる各手続きを示した。以下、それぞれ機能について述べる。

入出力要求受け付け部1800…処理装置210から受け付けた入出力要求の処理を行う。

ライトアフタ処理スケジュール部1801…ライトアフタ処理をスケジュールする。

独立ステージ処理スケジュール部1802…処理装置210とは独立したステージ処理をスケジュールする。

ディスク装置転送部1803…ディスク装置204とのリード/ライト転送を実行する部分である。

第19図は、入出力要求受け付け部1800の処理フロー図である。入出力要求受け付け部1800の実行契機は、処理装置210から、新たな入出力要求を受け付けた時である。以下、その処理フローを説明する。

ステップ1900では、受け取った入出力要求が、ディスク装置204までアクセスする必要がある入出力要求であるかをチェックする。具体的にどのような入出力要求が、ディスク装置204にアクセスする必要があるのかについては、本発明には直接関係しないため、詳細は省略する。受け付けた入出力要求が、ディスク装置204にアクセスする必要のない場合、ステップ1915へジャンプする。

ステップ1901以降の処理は、受け付けた入出力要求が、ディスク装置204にアクセスする必要のある入出力要求の場合の処理である。

ステップ1901では、入出力要求がアクセス対象とするトラック300が、セグメント1000を割当て中かを調べる。割当て中であれば、ステッ

ステップ1903へジャンプする。

ステップ1902では、入出力要求がアクセス対象とするトラック300にセグメント管理情報1100を割当て、トラック裏1101の該当する領域にリンクする。さらに、割当てたセグメント管理情報1100の格納済フラグ1205をオフにし、使用中フラグをオンにする。この時、割当て対象とするセグメント管理情報1100は、空きセグメント先頭キュー1102から空いた状態にあるセグメント管理情報1100を選択する。空いた状態にあるセグメント管理情報1100がない場合には、公知の方法によって現在割当て中のセグメント管理情報を選択することになる。具体的な選択方法は、本発明には関係しないため説明を省略する。この後、ステップ1905へジャンプする。

ステップ1903では、入出力要求がアクセス対象とするトラック300に割当て中のセグメント管理情報1100の使用中フラグ1205がオンかどうかをチェックする。オンであれば、他の

入出力処理がアクセス対象とするトラック300を現在使用中であることになる。したがって、受け付けた入出力要求は、直ちに実行に入れないので、ステップ1914へジャンプする。

使用中フラグ1205がオフであれば、ステップ1904で、使用中フラグ1205をオンにする。

次に、ステップ1905で、入出力要求が、リード要求かライト要求かを調べる。本発明では、ディスク装置グループ211にアクセスする必要のあるライト要求はマスタディスクにアクセスさせる。したがって、入出力要求がリード要求の場合には、ステップ1906へ分岐する。

ライト要求の場合、ステップ1906で、マスタディスクが空いた状態にあるかをチェックする。このチェックは、入出力対象となっているディスク装置グループ211内のマスタディスクに対応したディスク装置情報1601（すなわち、ディスク装置グループ情報1500内の、先頭のディスク装置情報1601）内の以下の情報をチェック

クする。すなわち、処理装置I/O実行中ビット1701、ライトアフタ実行中ビット1702、独立ステージ実行中ビット1703のすべてのビットがオフかを（空いた状態にあるかを）チェックする。マスタディスクが、空いた状態にあれば、この後、ステップ1907で、マスタディスクをアクセス対象として選択する。具体的には、マスタディスクに対応するディスク装置情報1601内の処理装置I/O実行中ビット1701オンにする。以上の処理が終了すると、ステップ1910へジャンプして、第1の実施例と同様の処理に入る。

マスタディスクが空いた状態になければ、当該入出力要求を持ち状態にするため、ステップ1913へジャンプする。

ステップ1908では、ディスク装置204にアクセスさせる必要のあるリード要求に対してディスク装置204を割り当てる。本実施例では、ディスク装置204にアクセスさせる必要のあるリード要求に対しては、空いた状態にある任意のディスク装置を割り当てる。したがって、入出力

対象となっているディスク装置グループ211の中に空いた状態のディスク装置204があるかをチェックする。具体的な処理内容は以下のとおりである。すなわち、処理装置I/O実行中ビット1701、ライトアフタ実行中ビット1702、独立ステージ実行中ビット1703のすべてのビットがオフのディスク装置情報1601を見つける。見つからなかつた場合、空いたディスク装置204がないことになり、入出力処理に入れないので、ステップ1913へジャンプする。

見つかった場合、ステップ1909で、そのディスク装置情報1601内のディスク装置番号1700に対応するディスク装置204をアクセス対象として選択する。具体的には、見つけたディスク装置情報1601内の処理装置I/O実行中ビット1701をオンにする。

さらに、ステップ1910で、セグメント管理情報ポインタ1704に、当該入出力要求でアクセス対象となるトラック800に割当てたセグメント管理情報1100へのポインタを設定する。

ステップ1911では、ステップ1909で選択したディスク装置204に対して、位置付け処理要求を発行する。

ステップ1912では、ディスク装置204の位置付け処理が完了するまで、一度、処理装置210との接続関係を切る処理を、処理装置210との間で実行する。この後、入出力要求受け付け部1800の処理を終了させる。

空いたディスク装置204がなかつた場合、ステップ1913以降で、以下の処理を実行する。

ステップ1913では、対応するセグメント管理情報1100の使用中フラグ1205をオフにする。

この後、ステップ1914で、格納済フラグ1204がオンかどうかをチェックする。オンの場合ステップ1916へジャンプする。オフの場合、このセグメント管理情報1100に対応したセグメント1000にはデータが入っていないことを示すため、ステップ1915で、このセグメント管理情報を空きセグメントキュー1400に

必要がない。したがつて、ステップ1916へジャンプすることになる。

最後に、ステップ1917で、処理装置210に、当該入出力要求に対する処理が、他の入出力処理のために実行に入れないと、待ち状態に入ることを報告する。この後、入出力要求受け付け部1800の処理を終了させる。

ステップ1918では、ディスク装置204にアクセスする必要のない入出力要求に対して、実行する必要のある処理を実行する。具体的な処理内容は、本発明には直接関係がないため説明を省略する。

第20図は、ライトアフタ処理スケジュール部1801の処理フローである。ライトアフタ処理スケジュール部1801は、ディレクタ25が空いた時間を利用して実行する。

ステップ2000では、ライトアフタ対象とすべきディスク装置グループ210を決定する。この決定方法は、特に本発明とは、直接関係がないため、説明を省略する。

登録する。

さらに、ステップ1916で、処理装置210に、当該入出力要求に対する処理が、他の入出力処理のために実行に入れなかつたということを、ディスク装置グループ情報1500内の処理要求I/O待ちビット1602に設定する。具体的には、処理要求I/O待ちビット1602のどの位置のビットを設定するかを以下の2点から決定し、そのビットの設定を行う。

まず、第1点は、当該入出力要求を発行した処理装置210が、1番からI番目までの何番の処理装置210であるかということである。

次に、第2点目は、その入出力要求が指定したディスク装置グループ210への、1番からJ番までの何番の入出力要求であるかということである。

当該入出力要求がアクセス対象とするトラック800のセグメント管理情報1100が、他の入出力処理によって使用されている場合には、特にセグメント管理情報1100内の情報は操作する

ステップ2001では、決定したディスク装置グループの中でマスタディスク以外に、入出力対象とすべき空いた状態にあるディスク装置を見つける。具体的な処理内容は以下のとおりである。すなわち、マスタディスク以外で、処理装置I/O実行中ビット1701、ライトアフタ実行中ビット1702、独立ステージ実行中ビット1703のすべてのビットがオフのディスク装置情報1601を見つける。見つからない場合、ライトアフタ処理が実行できないため、ライトアフタ処理スケジュール部1801の処理を、終了させる。

見つかった場合、ステップ2002で、ステップ2001で見出したディスク装置情報1601内のライトアフタ実行中ビット1702をオンにする。

ステップ2003では、ステップ2001で見出してディスク装置204にライトアフタ処理112が実行可能なトラック800があるかどうかをチェックする。具体的なチェック情報は、トラック票1101から、選択したディスク装置

204に対応して更新レコードビットマップ1203中にオンのビットをもつセグメント管理情報1100を探す。さらに、そのセグメント管理情報を他の処理要求を使用中でないことが必要となるため、セグメント管理情報1100内の使用中フラグ1205がオフであるということもライトアフタ処理が実行可能な条件となる。見つかつた場合、ステップ2005にジャンプする。ライトアフタ処理が実行可能なトラック800がない場合、ステップ2004で、ライトアタタ実行中ビット1702をオフにする。この後、ライトアフタ処理スケジュール部1801の処理を終了させる。

ステップ2005では、ライトアフタ処理すべきトラック800を選択する。ライトアフタ処理が実行可能なトラック800が複数存在する場合、どのトラック800を選択するかは本発明には関係しないため、説明を省略する。

ステップ2006では、ステップ2005で選択したトラック800に対応したセグメント管理情報1100内の使用中フラグ1205をオンに

置210とは独立なステージ処理を実行すべきトラック800があるかどうかをチェックする。このチェック方法も本発明とは直接関係ないため、説明を省略する。実行すべきトラック800がない場合、独立ステージ処理スケジュール部1802の処理を終了させる。

ステップ2102では、処理装置210とは独立したステージ処理の対象とするトラック800を選択する。処理装置210とは独立したステージ処理が実行可能なトラック800が複数存在する場合、どのトラック800を選択するかは本発明には関係しない。したがつて、その説明を省略する。

ステップ2103では、ステップ2004で選択してトラック800へ、セグメント管理情報1100を割当てる。（処理装置210とは独立したステージ処理115を実行すべきトラック800はキャッシュ206内にステージされていないトラック800である。）この割当て方法は、ステップ1902で示したとおりである。さらに、

する。

ステップ2007では、セグメント管理情報ボインタ1704に、当該入出力要求でアクセス対象となるトラック800に割当てたセグメント管理情報1100へのポインタを設定する。

ステップ2008では、ステップ2001で選択したディスク装置204に対して、位置付け処理要求を発行する。この後、ライトアフタ処理スケジュール部1801の処理を終了させる。

第21図は、独立ステージ処理スケジュール部1802の処理フローである。独立ステージ処理スケジュール部1802も、ディレクタ25が空いた時間を利用して実行する。

ステップ2100では、処理装置210とは独立したステージ処理115を実行すべきディスク装置グループ210を決定する。この決定方法も、ステップ2000と同様、特に本発明とは、直接係ないため、説明を省略する。

ステップ2101では、ステップ2100で見出したディスク装置グループ211内に、処理装置

割当てたセグメント管理情報1100内の、格納済みフラグ1204をオフに、使用中フラグ1205をオンにする。

ステップ2104では、ステップ2100で決定したディスク装置グループの中で入出力対象とするべき空いた状態にあるディスク装置を見つける。具体的な処理内容はステップ1908と同様であるため、説明を省略する。見つからない場合、処理装置210とは独立なステージ処理115が実行できない。したがつて、ステップ2105で、割り当てたセグメント管理情報1100を、空きセグメントキュー1400に戻す。この後、独立ステージ処理スケジュール部1802の処理を、終了させる。

見つかつた場合、ステップ2106で、ステップ2103で見出したディスク装置情報1601内の独立ステージ実行中ビット1702をオンにする。

ステップ2107では、セグメント管理情報ボインタ1704に、当該入出力要求でアクセス対

像となるトラック 800 に割当てたセグメント管理情報 1100 へのポインタを設定する。

ステップ 2108 では、ステップ 2001 で選択したディスク装置 204 に対して、位置付け処理要求を発行する。この後、独立ステージ処理スケジュール部 1802 の処理を終了させる。

第 22 図は、ディスク装置転送部 1803 の処理フロー図である。ディスク装置転送部 1803 の実行契機は、ディレクタ 205 がディスク装置 204 の位置付け完了報告を受け取った時である。

ステップ 2200 では、当該ディスク装置 204 に対応したディスク装置情報 1601 内のセグメント管理情報ポインタ 1704 がポイントするセグメント管理情報 1100 を処理対象として選択する。以下、単にセグメント管理情報 1100 と述べた場合には、ステップ 2200 で選択したセグメント管理情報 1100 を指す。また、セグメント管理情報 1100 内の情報を単に示した場合、ステップ 2200 で選択したセグメント管理情報 1100 内の情報を指す。

理情報 1100 に対応したセグメント 1000 に書き込む。この時、実際にデータを書き込んだディスク装置 204 上のレコード 800 のセル 901 の番号を認識し以下の処理を行う必要がある。まず、セグメント 1000 内に書き込むデータもその認識したセル 901 に対応した位置に書き込む。さらに、処理対象として選択したセグメント管理情報 1100 内のマスター・ディスク以外のすべてのディスク装置 204 に対応した更新レコードビットマップ 1203 に対して以下の処理を行う。すなわち、更新レコードビットマップ 1203 の中で、上記で認識したセル 901 の番号に対応したビットをオンにする。さらに、この後処理装置 210 に入出力処理が完了したことを報告する。

ステップ 2205 では、処理対象としているセグメント管理情報 1100 内の格納済フラグ 1204 がオンかをチェックする。オンの場合、処理対象としているトラック 300 上のレコード 900 は、セグメント 1000 内にステージされているため、ステップ 2215 へジャンプする。

ステップ 2201 では、当該ディスク装置に 204 に対応するディスク装置情報 1601 内の処理装置 I/O 実行中ビット 1701 をオンかどうかをチェックする。オフであれば、実行中の入出力処理が、処理装置 210 から受け付けた入出力要求に対する処理でないことを示すため、ステップ 2212 へジャンプする。

処理装置 I/O 実行中ビット 1701 をオンの場合には、実行中の入出力処理が、処理装置 210 から受け付けた入出力要求に対する処理であることを示す。したがつて、ステップ 2202 で、処理装置 210 に位置付け処理が完了したことを報告し、再び接続状態にはいる。

ステップ 2203 では、処理装置から受け取った入出力要求がリード要求かライト要求であるかを判別する。リード要求の場合、ステップ 2209 へジャンプする。

ライト要求の場合、ステップ 2204 で、処理装置 204 から受け取ったデータを、ディスク装置 204 と処理対象として選択したセグメント管

理情報 1100 に対応したセグメント 1000 に書き込む。この時、実際にデータを書き込んだディスク装置 204 上のレコード 800 のセル 901 の番号を認識し以下の処理を行う必要がある。まず、セグメント 1000 内に書き込むデータもその認識したセル 901 に対応した位置に書き込む。さらに、処理対象として選択したセグメント管理情報 1100 内のマスター・ディスク以外のすべてのディスク装置 204 に対応した更新レコードビットマップ 1203 に対して以下の処理を行う。すなわち、更新レコードビットマップ 1203 の中で、上記で認識したセル 901 の番号に対応したビットをオンにする。さらに、この後処理装置 210 に入出力処理が完了したことを報告する。

次に、ステップ 2207 では、処理中のトラック 800 の残りのレコード 800 をセグメント 1000 内にステージする処理を実行する。この場合も、ステージ対象とするレコード 900 のセル 901 の番号を認識し以下の処理を行う必要がある。まず、セグメント 1000 内にステージするレコード 900 もその認識したセル 901 に対応した位置に書き込む。さらに、認識したセル 901 の番号に対応するレコードビットマップ 1202 のビット位置をオンにする。この後、ステップ 2208 で、格納済フラグ 1204 をオンにして、ステップ 2215 へジャンプする。

ステップ2209以下では、処理装置210から受け付けたリード要求の処理を行う。

ステップ2209では、処理対象とするセグメント管理情報1100内の格納済フラグ1204がオンかをチェックする。格納済フラグ1204がオンの場合、すでにレコード900が、セグメント1000内に格納されている。したがって、ステップ2210で要求されたレコード900をディスク装置204上から処理装置210に送る。この後、処理装置210に入出力処理が完了したことを報告する。次に、ステップ2215へジャンプする。

格納済フラグ1204が、オフの場合、処理中の処理対象としているトラック300上のレコード900は、セグメント1000内にステージされていない。したがって、ステップ2211以降で以下の処理を行う。まず、ステップ2210では、要求されたレコード900をディスク装置204上から処理装置210に送ると共に、セグメント1000にもステージする。この場合も、

ステップ1203によって、すべてのライトアフターレコードを認識する。さらに、認識したすべてのライトアフターレコードをディスク装置204上に書き込む。この後、当該ディスク装置204に対応する更新レコードビットマップ1203をすべてクリアする。次に、ステップ2215へジャンプする。

ステップ2214では、処理装置210とは独立なステージ処理を実行する。具体的には、処理対象としているトラック300上のすべてのレコード900をセグメント1000内にステージする。この場合も、ステージ対象としたレコード900のセル901の番号を認識し以下の処理を行う必要がある。まず、セグメント1000内にステージするレコード900もその認識したセル901に対応した位置に書き込む。さらに、処理対象とするセグメント管理情報1100内のレコードビットマップ1202に対して以下の処理を行う。すなわち、認識したセル901の番号に対応するレコードビットマップ1202のビット位

ステージ対象としたレコード900のセル901の番号を認識し以下の処理を行う必要がある。まず、セグメント1000内にステージするレコード900もその認識したセル901に対応した位置に書き込む。さらに、処理対象として選択したセグメント管理情報1100内のレコードビットマップ1202の中の、認識したセル901の番号に対応するビットをオンにする。この後、処理装置210に入出力要求を完了したことを報告する。次に、処理対象としているトラック300上の残りのレコード900をステージするために、ステップ2207へジャンプする。

ステップ2212では、当該ディスク装置に204に対応するディスク装置情報1601内のライトアフタ実行中ビット1702がオンかどうかをチェックする。オフの場合、処理装置210とは独立なステージ処理115を実行するためにステップ2214へジャンプする。

ステップ2213では、処理対象とするセグメント管理情報1100中の更新レコードビットマ

盤をオンにする。加えて、格納済フラグ1204をオンにする。

ステップ2215以下では、終端処理として以下の処理を行う。

まず、ステップ2215では、処理対象としてはセグメント管理情報1100内の使用中フラグ1205をオフにする。次に、ステップ2216では、当該ディスク装置204に対応するディスク装置情報1601内の、処理装置I/O実行中ビット1701、ライトアフタ実行中ビット1702、独立ステージ実行中ビット1703のすべてのビットをオフする。

最後に、ステップ2217では、処理対象としているディスク装置グループ211に対応する、処理要求I/O待ちビット1602がオンになつてある入出力要求の待ち状態を解放するために以下の処理を行う。すなわち、オンになつてあるビットから、1番からJ番までの処理装置210、および、1番からJ番までの入出力番号によって決定されるすべての入出力要求の待ち状態を解放

する。具体的には、再び、それらの入出力要求を発行するようそれぞれの処理装置に通知する。この後、ディスク装置転送部1802の処理を終了させる。

次に、第2の実施例について説明する。第2の実施例が第1の実施例と異なる点は、以下のとおりである。

ディスク装置グループ211にアクセスする必要のあるリード要求、処理装置210とは独立なステージ処理は、マスタディスク以外のディスク装置204を優先して選択する点である。

第1の実施例において、第8図から第17図までに示したそれぞれのデータ構成は、第2の実施例でもそのまま用いることができる。

第18図に示した、ディレクタ205内で第1の実施例を実行するために必要なモジュールの構成も、第3の実施例にそのまま適用できる。しかし、それぞれのモジュールの処理フローに関しては、入出力要求受け付け部1800、独立ステージ処理スケジュール部1802が、第1の実施例

と若干ことなる。ただし、他のモジュールの処理フローに関しては、第1の実施例の処理フローがそのまま適用できる。

第23図は、第3の実施例における入出力要求受け付け部1800の処理フローである。入出力要求受け付け部1800の実行契機は、第1の実施例の場合と同様である。

以下、第19図に示した第1の実施例における処理フローと第23図の処理フローの相違点について述べる。なお、第23図の処理フローにおいて、第19図の処理フローと処理内容がまったく同じ部分に関しては、ステップ番号を等しくある。第23図と、第19図の処理フローとの差異は、第19図のステップ1908の代わりに、ステップ2300が入っている点である。

ステップ2300では、マスタディスク以外のディスク装置204が空いているかを優先的に選択している。これは、第2の実施例が、ディスク装置グループ211にアクセスする必要のあるリード要求、マスタディスク以外のディスク装置

204を優先して選択するためである。具体的には、マスタディスク以外のディスク装置204のディスク装置情報1601内の以下の情報をチェックする。すなわち、処理装置I/O実行中ビット1701、ライトアフタ実行中ビット1702、独立ステージ実行中ビット1703のすべてのビットがオフかをチェックする。

空いたディスク装置204があれば、そのディスク装置204をアクセス対象として選択するために、ステップ1909へジャンプして、第19図の処理フローと同様の処理に入る。空いたディスク装置204がない場合、マスタディスクの空きをチェックするため、ステップ1906へジャンプして、第19図の処理フローと同様の処理に入る。

以下の点以外は、第23図の処理フローと第19の処理フローはまったく同様であるため、説明を省略する。

第7図は、第2の実施例における独立ステージ処理スケジュール部1802の処理フローである。

独立ステージ処理スケジュール部1802の実行契機は、第1の実施例の場合と同様である。

以下、第21図に示した第1の実施例における処理フローと第7図の処理フローの相違点について説明する。なお、第7図の処理フローにおいて、第21図の処理フローと処理内容がまったく同じである部分に関しては、ステップ番号を等しくしてある。

第7図の処理フローが、第21図に示した第1の実施例における処理フローと異なる点は以下の点である。

まず、ステップ2102の後、空いたディスク装置204を見つける際に、第2の実施例では、ステップ2400において、マスタディスク以外の空いたディスク装置204を見つけている点が異なる。これは、第2の実施例が、処理装置210とは、独立なステージ処理は、マスタディスク120以外のディスク装置204を優先して選択するためである。具体的な処理内容は、ステップ2300と同様であるため、説明を省略する。

空いたディスク装置204があれば、そのディスク装置204をアクセス対象ディスクとして選択するために、ステップ2104へジャンプして、第1の実施例と同様の処理に入る。

マスタディスク以外のディスク装置204が空いた状態になければ、ステップ2401で、マスタディスクが空いた状態にあるかをチェックする。以上の処理は、ステップ1906の処理と同様であるため説明を省略する。マスタディスクが空いていれば、ステップ2402で、マスタディスクをアクセス対象として選択する。具体的には、マスタディスクに対応するディスク装置情報1601内の処理装置I/O実行中ビット1701オンにする。この後、ステップ2107へジャンプして、第1の実施例と同様の処理に入る。

マスタディスクが空いていない場合、処理装置210とは、独立なステージ処理は実行できない。したがつて、ステップ2105へジャンプして、第1の実施例と同様の処理に入る。以上の点以外は、第7図の処理フローと第21の処理フローは

けた複数の入出力要求どうしの並列動作を表している。

第5図は、1つの処理装置210から、受け付けた複数の入出力要求どうしの並列動作を表している。

第6図は、本発明の第2の実施例における制御装置203の基本動作である。

第7図は、第2の実施例における独立ステージスケジュール処理部1802の処理フロー図を表す。

第8図は、ディスク装置24の構成である。

第9図は、トラック800の構成である。

第10図は、キヤツシユ26の構成である。

第11図は、ディレクトリ28の中にもうける本発明で必要な情報である。

第12図は、セグメント管理情報1100の中にもうける本発明で必要な情報である。

第13図は、トラック表1101、空きセグメントキュー先頭ポインタ1102の構成である。

第14図は、セグメント1000内のトラック

まったく同様であるため、説明を省略する。

【発明の効果】

本発明によれば、1台以上のディスク装置からなるディスク装置グループに同一のデータを書き込む機能をもつキヤツシユを有する制御装置の高性能化／高信頼化がバランスよく実現できる。これは、本発明により、信頼性を損なわない範囲で、ディスク装置の間で入出力処理の分散が可能となり、制御装置の実行可能な入出力処理の並列度が向上できるためである。

4. 図面の簡単な説明

第1図は、本発明の第1の実施例における制御装置203の基本動作である。

第2図は、本発明の対象となる計算機システムの構成である。

第3図は、処理装置210から受け付けた入出力要求と、処理装置210からの入出力要求とは、制御装置203が独立に実行する入出力処理の並列動作を表している。

第4図は、複数の処理装置210から、受け付

けた複数の入出力要求どうしの並列動作を表している。

第5図は、1つの処理装置210から、受け付けた複数の入出力要求どうしの並列動作を表している。

第6図は、本発明の第2の実施例における制御装置203の基本動作である。

第7図は、第2の実施例における独立ステージスケジュール処理部1802の処理フロー図を表す。

第8図は、ディスク装置情報1601の構成を表す。

第9図は、本発明に関係するディレクタ205内のモジュールを表す。

第10図は、入出力要求受け付け部1800の処理フロー図を表す。

第11図は、ライトアフタスケジュール処理部1801の処理フロー図を表す。

第12図は、独立ステージスケジュール処理部1802の処理フロー図を表す。

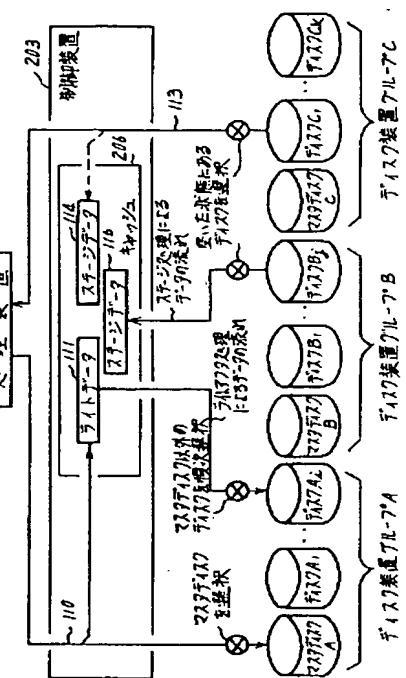
第13図は、ディスク装置リードライト処理部1803の処理フロー図を表す。

第14図は、第2の実施例における入出力要求受け付け部1800の処理フロー図を表す。

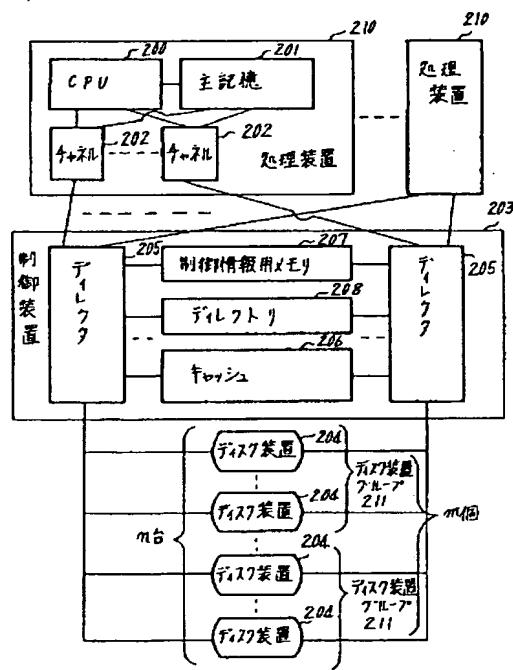
符号の説明

203…制御装置、210…処理装置、211…
ディスク装置グループ、110…ライト要求、
113…リード要求、112…ライトアフタ処理、
115…ステージ処理、120…マスタディスク。

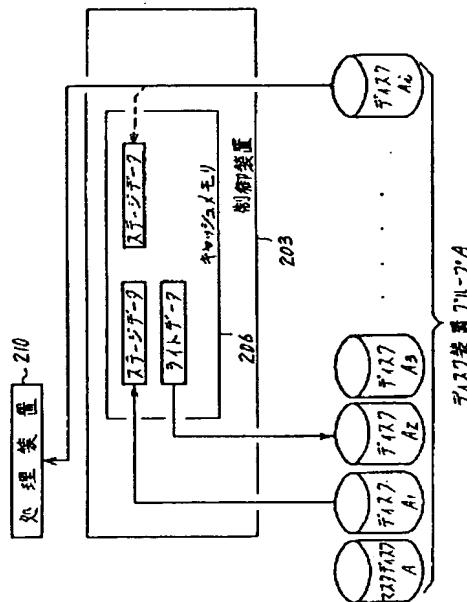
代理人 弁理士 小川勝男



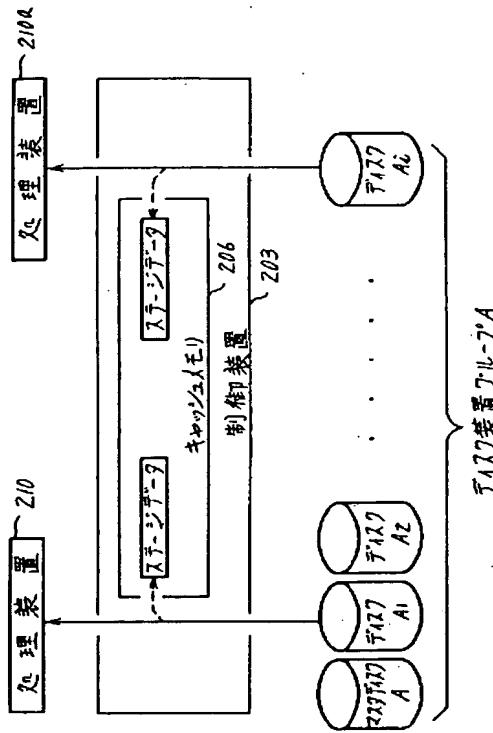
第 2 回



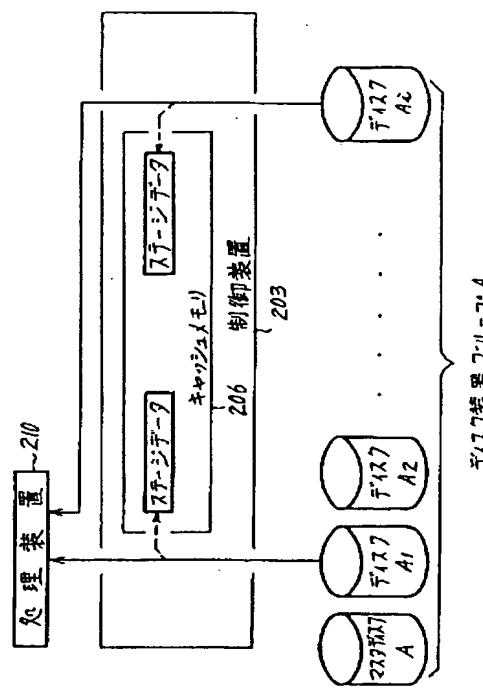
27



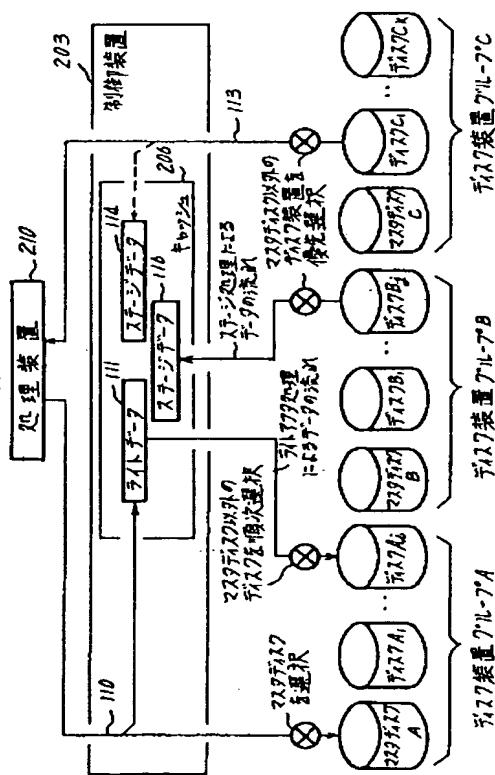
第4図



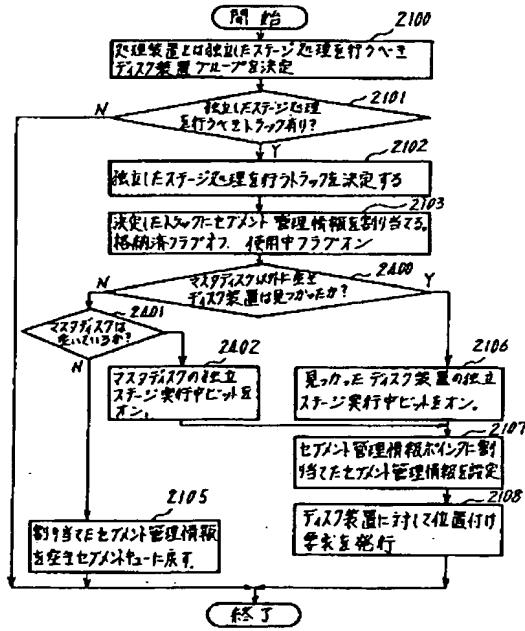
第5図



第6図

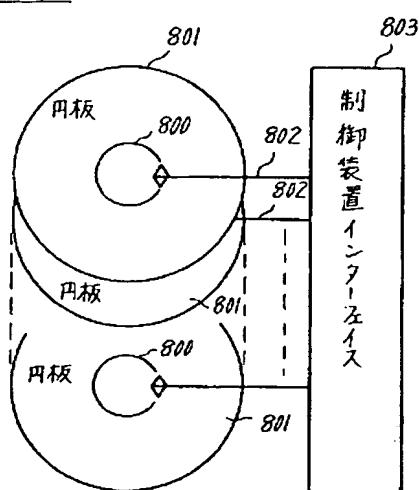


第7図



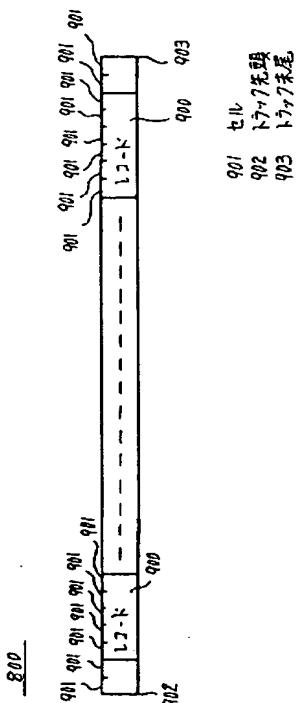
第 8 図

204



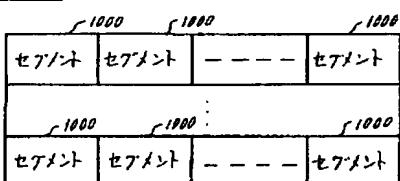
800 トランプ
802 読み書きヘッド

第 9 図



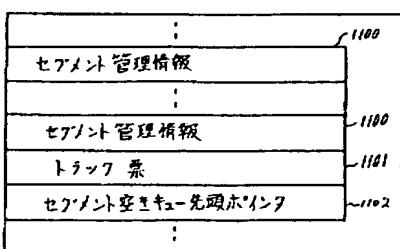
第 10 図

206

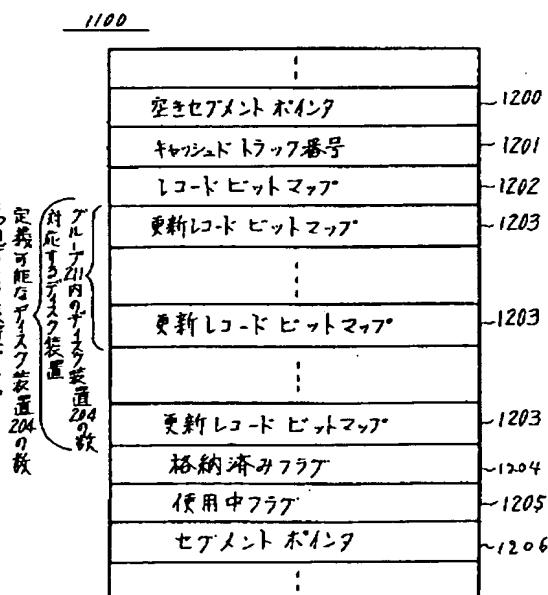


第 11 図

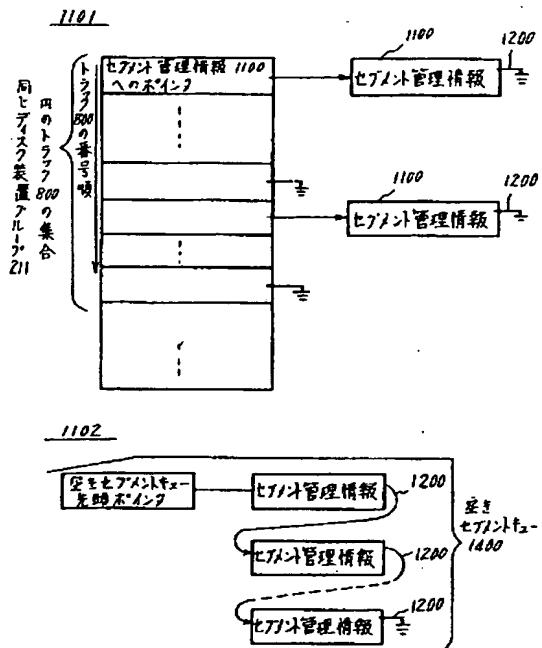
208



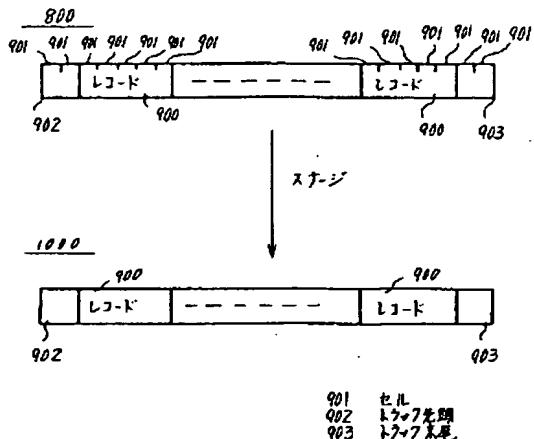
第 12 図



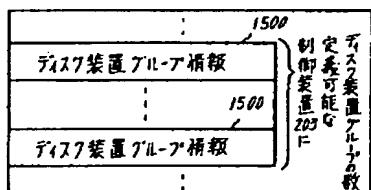
第 14 図



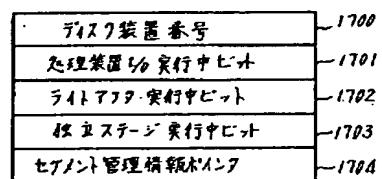
第 13 図



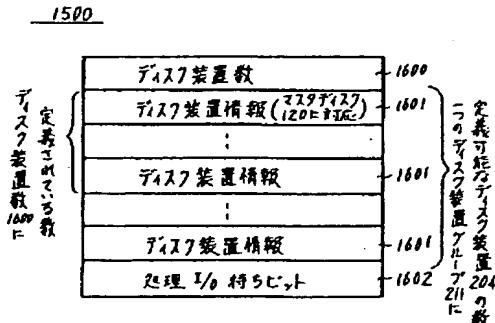
第 15 図



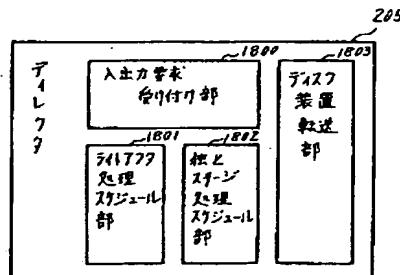
第 17 図



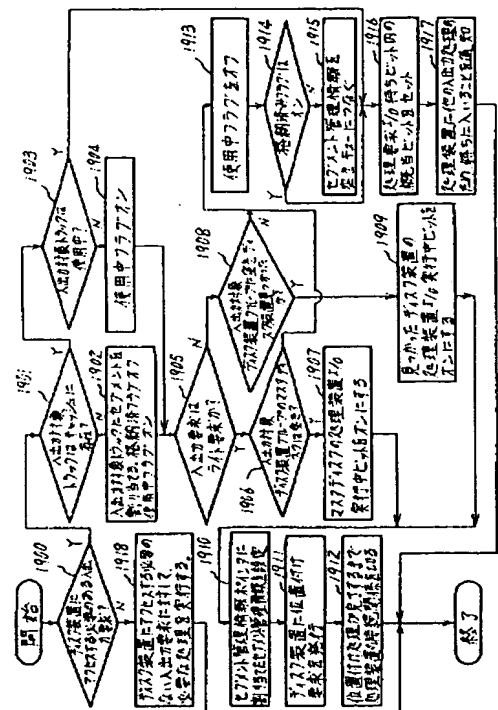
第 16 図



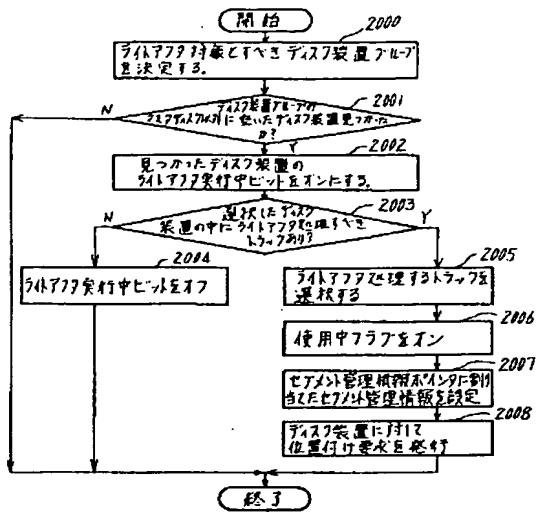
第 18 図



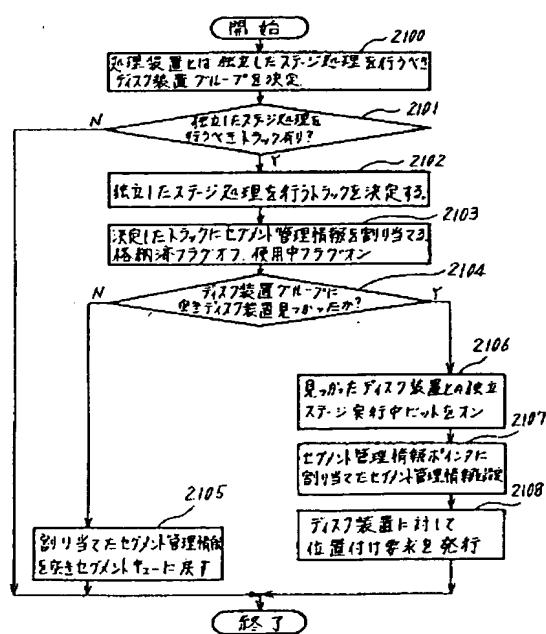
19



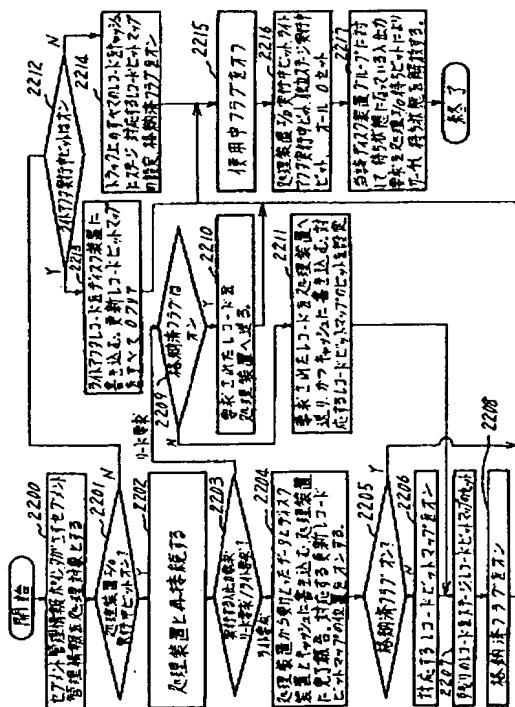
第 20 回



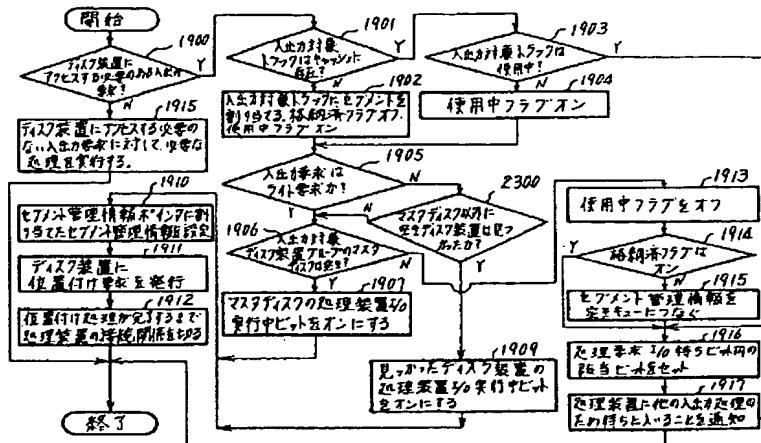
第 21 頁



22



第 23 図



第1頁の続き

②発明者 桑原 善祥 神奈川県小田原市国府津2880番地 株式会社日立製作所小田原工場内

②発明者 北嶋 弘行 神奈川県川崎市麻生区王禅寺1099番地 株式会社日立製作所システム開発研究所内